

Formation : IBM Hardware Configuration and Definition (HCD) for z/OS (ES96G)

Cours officiel IBM

Formation pratique - 4j - 28h00 - Réf. S96

Prix : 3540 € H.T.

Avec cette formation, vous apprendrez à utiliser la fonction Définition de la configuration matérielle (HCD) pour z/OS, à planifier et à lancer la reconfiguration dynamique de votre environnement matériel zSeries, à utiliser les boîtes de dialogue HCD de z/OS pour créer une configuration d'entrée/sortie (E/S) et modifier dynamiquement la configuration d'E/S. Vous découvrirez IOCDs et divers rapports que HCD peut générer. Vous apprendrez à utiliser un système z/OS pour mettre en pratique la théorie et pour vous entraîner à travailler avec les boîtes de dialogue HCD.

Objectifs pédagogiques

À l'issue de la formation, le participant sera en mesure de :

- ✓ Décrire la nouvelle technologie de processeurs zSeries
- ✓ Coder des nouveaux processeurs zSeries (z9 à z196)
- ✓ Coder les canaux FICON et les CTC FICON
- ✓ Code en cascade FICON Directeurs
- ✓ Créer un fichier de travail IODF sur az processor à partir de zéro
- ✓ Utiliser l'outil de cartographie CHPID pour créer un IODF de travail validé
- ✓ Utiliser l'IODF de travail et créer un IODF de production
- ✓ Effectuer des modifications d'E/S dynamiques sur un véritable système z/OS
- ✓ Créer un membre parmlib LOADxx pour le chargement initial du programme (IPL)
- ✓ Afficher la configuration graphiquement
- ✓ Créer des rapports de configuration appropriés
- ✓ Installations de couplage de codes (CF) et liens CF

Public concerné

Responsables de la configuration d'E/S contenue dans les fichiers de données d'entrée/sortie (IODF) et les ensembles de données de configuration d'entrée/sortie (IOCD) lors de leur installation z/OS.

PARTICIPANTS

Responsables de la configuration d'E/S contenue dans les fichiers de données d'entrée/sortie (IODF) et les ensembles de données de configuration d'entrée/sortie (IOCD) lors de leur installation z/OS.

PRÉREQUIS

Connaissances de base de z/OS et de la configuration des E/S.

COMPÉTENCES DU FORMATEUR

Les experts qui animent la formation sont des spécialistes des matières abordées. Ils sont agréés par l'éditeur et sont certifiés sur le cours. Ils ont aussi été validés par nos équipes pédagogiques tant sur le plan des connaissances métiers que sur celui de la pédagogie, et ce pour chaque cours qu'ils enseignent. Ils ont au minimum trois à dix années d'expérience dans leur domaine et occupent ou ont occupé des postes à responsabilité en entreprise.

MODALITÉS D'ÉVALUATION

Évaluation des compétences visées en amont de la formation.

Évaluation par le participant, à l'issue de la formation, des compétences acquises durant la formation.

Validation par le formateur des acquis du participant en précisant les outils utilisés : QCM, mises en situation...

À l'issue de chaque formation, ITTCERT fournit aux participants un questionnaire d'évaluation du cours qui est ensuite analysé par nos équipes pédagogiques. Les participants réalisent aussi une évaluation officielle de l'éditeur. Une feuille d'émargement par demi-journée de présence est fournie en fin de formation ainsi qu'une attestation de fin de formation si le participant a bien assisté à la totalité de la session.

Prérequis

Connaissances de base de z/OS et de la configuration des E/S.

Méthodes et moyens pédagogiques

Méthodes pédagogiques

Animation de la formation en français. Support de cours officiel au format numérique et en anglais. Bonne compréhension de l'anglais à l'écrit.

Modalités d'évaluation

Le formateur évalue la progression pédagogique du participant tout au long de la formation au moyen de QCM, mises en situation, travaux pratiques...

Le participant complète également un test de positionnement en amont et en aval pour valider les compétences acquises.

Programme de la formation

1 Programme officiel

- Introduction à HCD.
- Présentation des macros IOCP et MVSCP.
- Dialogue HDC.
- Concepts de LPAR et d'unité de contrôle logique.
- OSA, OSA/ICC and HiperSockets.
- Présentation du matériel zSeries.
- Architecture d'E/S zSeries : sous-systèmes de canaux logiques
- Concepts DASD avancés : EAV/PAV et ensembles de sous-canaux multiples
- FICON, FICON CTC et directeurs FICON
- Mise en œuvre et migration du HCD.
- IPL et membre LOADxx.
- Reconfiguration dynamique des E/S.
- z196 HCD et utilisation de CMT.
- CTC FICON pour sysplex.
- HDC et les Parallel Sysplex.

2 Travaux pratiques officiels

- Présentation de votre système z/OS.
- Prise en main du HDC.
- Codage d'un zSeries 2817.
- Ajout de directeurs FICON à votre configuration
- Migration incrémentielle à partir du deck IOCP.
- Création d'un membre LOADxx.
- Effectuer des E/S dynamiques.
- Codage d'un 2817 à l'aide du CMT.
- Codage des CTC FICON sysplex.

Dates et lieux

CLASSE À DISTANCE
2026 : 30 juin, 3 nov.

PARIS LA DÉFENSE
2026 : 30 juin, 3 nov.

MOYENS PÉDAGOGIQUES ET TECHNIQUES

Les ressources pédagogiques utilisées sont les supports et les travaux pratiques officiels de l'éditeur.

MODALITÉS ET DÉLAIS D'ACCÈS

L'inscription doit être finalisée 24 heures avant le début de la formation.

ACCESSIBILITÉ AUX PERSONNES HANDICAPÉES

Vous avez un besoin spécifique d'accessibilité ? Contactez Mme FOSSE, référente handicap, à l'adresse suivante psh-accueil@orsys.fr pour étudier au mieux votre demande et sa faisabilité.